



	CFG4	CFG3	CFG2	CFG1	CFG0
UART	1	1	1	X	X
I2C	1	1	0	X	X
PWM	1	0	1	X	X
GPIO	0	X	X	1	1
SPIM	0	X	X	1	0
SPIS	0	X	X	0	X
禁用	其他				
1、CFG4/3/2/1/0内置上拉电阻，默认高电平					
2、CFG2和CFG3仅当CFG4=1时有有效					
3、CFG1仅当CFG4=0时有有效					
4、CFG0仅当CFG4=0且CFG1=1时有有效					

